

השתלמות מורים בנושא:

רכיבים ברי תכנות בסביבת VHDL

במסגרת מחלופה חדשה בהתמחות מערכות אלקטרוניות לוחמה אלקטרונית עקרונית התקפה והגנה במערכות אלקטרוניות

בהיקף של 60 שעות גמול עם ציון

הפיקוח על מגמת הנדסת אלקטרוניקה ומחשבים ואורט אפיקים, היחידה לפיתוח מקצועי של אורט ישראל, מודיעים בזאת על פתיחת השתלמות בנושא רכיבים ברי תכנות בסביבת VHDL למורי הנדסת אלקטרוניקה ומחשבים במסגרת החלופה רכיבים ברי תכנות שכתבה כחלק מחלופה חדשה בהתמחות מערכות אלקטרוניות. מטרת ההשתלמות היא ללמד תכן לוגי של רכיבי חומרה בשפת VHDL על פי תוכנית הלימודים החדשה.

נושאי לימוד עיקריים

- מבוא והכרת כלי התוכנה
- מבוא לשפה, לפעולותיה ולסוגי המידע שלה
- תיאור התנהגותי מקבילי וסדרתי ושימוש בתהליך
- אבני בניה לסינתזה ולסימולציה
- תיאורים מבניים
- מימוש בעזרת מכונת מצבים
- מערכים ורכיבי זיכרון
- פונקציות ופרוצדורות והרחבות לשפה.

המרצה רפי אמסלם

אוכלוסיית יעד מורי מגמת מערכות בקרה ואנרגיה, מוכר לגמול השתלמות לעו"ה בלבד.

מועדים ההשתלמות תתקיים במתכונת של 12 מפגשים פיזיים התאריכים הבאים:

12/3/2018 , 5/3/2018 , 26/2/2018 , 19/2/2018 , 12/2/2018 , 5/2/2018 ,
7/5/2018 , 30/4/2018 , 23/4/2018 , 16/4/2018 , 9/4/2018 , 19/3/2018

בין השעות 16:00-20:15

מקום ההשתלמות אורט סינגאלובסקי, דרך הטייסים 28, תל אביב.



דמי השתתפות אין

הרשמה הרשמה דרך כתובת

האינטרנט הבאה:

<https://goo.gl/m469C9>

✓ לפרטים ושאלות ניתן לפנות אביטל סומך, רכזת השתלמויות באורט אפיקים, טל: 03-6301370
דואר אלקטרוני: avitals@mapa.ort.org.il

✓ פתיחת ההשתלמות מותנית במספר הנרשמים.

✓ היחידה שומרת לעצמה את הזכות לבצע שינויים, במידה ויהיו כאלה נודיעך בעוד מועד.

* נשלחה בקשה לאישור תוכנית במשרד החינוך

ב ב ר כ ה

צנת כהן

מנהלת אורט אפיקים,
היחידה לפיתוח והכשרת עובדי הוראה
במנהל למחקר ופיתוח ולהכשרה-אורט

אחנין

מפקח מרכז על מגמת הנדסת
אלקטרוניקה ומחשבים ומגמת
מערכות בקרה ואנרגיה
משרד החינוך

דדי הראן

מנהל הוראת הנדסת אלקטרוניקה
ומחשבים ומערכות בקרה ואנרגיה במנהל
למחקר ופיתוח ולהכשרה, אורט