

אלקטרוניקה ומחשבים ג'

שתי יחידות לימוד (השלמה לחמש יחידות לימוד)
(כיתה י"א)

הוראות לנבחן

- א. משך הבחינה: שלוש שעות.
- ב. מבנה השאלון ומפתח ההערכה: בשאלון זה תשע שאלות בשני פרקים. יש לענות על חמש שאלות, שאלה אחת לפחות מכל פרק.
לכל שאלה – 20 נקודות. סך הכול – 100 נקודות.
- ג. חומר עזר מותר לשימוש: מחשבון.
- ד. הוראות מיוחדות:
 1. ענה על מספר השאלות הנדרש בשאלון. המעריך יקרא ויעריך את מספר השאלות הנדרש בלבד, לפי סדר כתיבתן במחברתך, ולא יתייחס לתשובות נוספות.
 2. התחל כל תשובה לשאלה בעמוד חדש.
 3. רשום את כל תשובותיך אך ורק בעט.
 4. הקפד לנסח את תשובותיך כהלכה, ולסרטט את תרשימך בבהירות.
 5. כתוב את תשובותיך בכתב-יד ברור, כדי לאפשר הערכה נאותה שלהן.
 6. אם לדעתך חסרים נתונים הדרושים לפתרון שאלה, אתה רשאי להוסיף אותם, אך עליך להסביר מדוע הוספת אותם.
 7. בכתיבת פתרונות חישוביים, קבלת מֶרֶב הנקודות מותנית בהשלמת כל המהלכים שלהלן, בסדר שהם רשומים בו:
 - * רישום הנוסחה המתאימה.
 - * הצבה של כל הערכים ביחידות המתאימות.
 - * חישוב (אפשר באמצעות מחשבון).
 - * רישום התוצאה המתקבלת, ולצדה יחידות המידה המתאימות.
 - * ליווי הפתרון החישובי בהסבר קצר.

בשאלון זה 11 עמודים ו-34 עמודי נספחים.

ההנחיות בשאלון זה מנוסחות בלשון זכר,
אך מכוונות הן לנבחנות והן לנבחנים.

◀ המשך מעבר לדף

בהצלחה!

השאלות

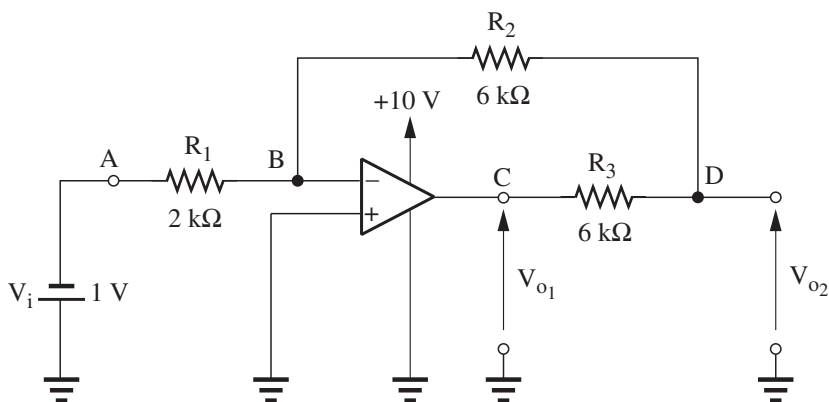
בשאלון זה תשע שאלות בשני פרקים. יש לענות על חמש שאלות בלבד, שאלה אחת לפחות מכל פרק.

פרק ראשון: מבוא להנדסת אלקטרוניקה

ענה על שאלה אחת לפחות מבין השאלות 1-5 (לכל שאלה – 20 נקודות).

שאלה 1

באיור לשאלה 1 נתון מעגל הגברה חשמלי.

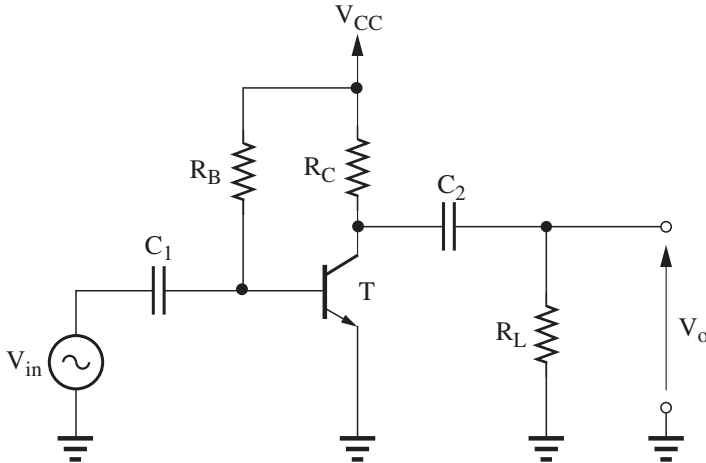


איור לשאלה 1

- א. חשב את ערכו של הזרם דרך הנגד R_1 וציין את כיוונו (מ- A^- ל- B^- או מ- B^- ל- A^-).
- ב. מה ערכו וכיוונו של הזרם דרך הנגד R_2 ומה ערכו וכיוונו של הזרם דרך הנגד R_3 ? נמק את תשובתך.
- ג. חשב את המתחים V_{o1} ו- V_{o2} .

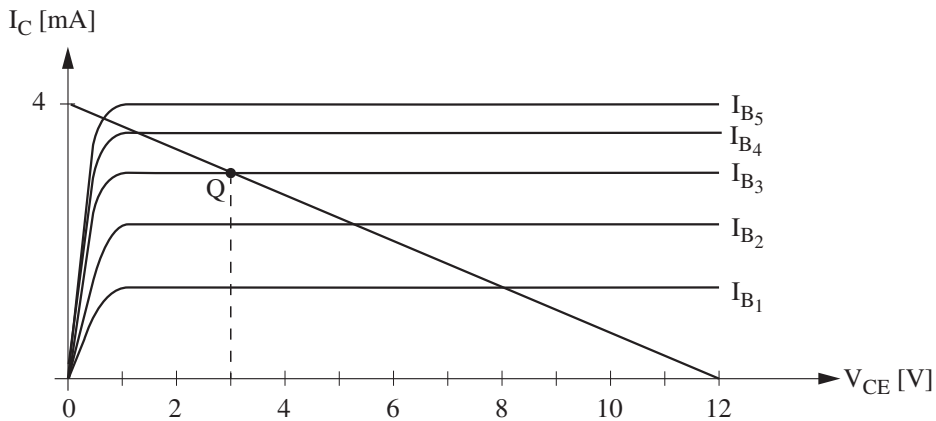
שאלה 2

באיור א' לשאלה 2 נתון המעגל החשמלי של מגבר טרנזיסטורי. היגבי הקבלים במעגל – זניחים. נתוני הטרנזיסטור T הם: $\beta = h_{fe} = 100$, $h_{ie} = 1 \text{ k}\Omega$, $V_{BE} = 0.7 \text{ V}$.



איור א' לשאלה 2

באיור ב' לשאלה נתון גרף המתאר את אופייני המוצא של הטרנזיסטור. על הגרף מסורטט קו העבודה ועליו מסומנת נקודת העבודה, Q, של הטרנזיסטור.

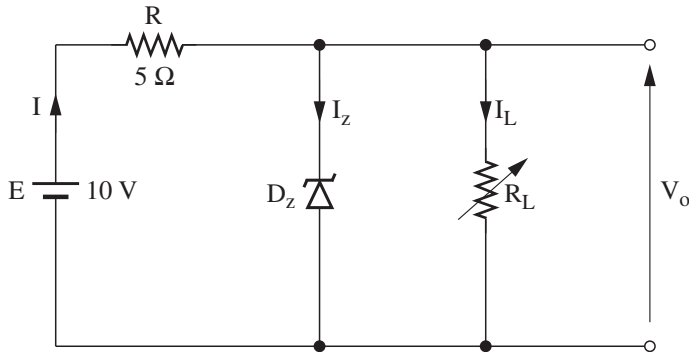


איור ב' לשאלה 2

- א. היעזר בגרף, ומצא את ערך המתח V_{CC} .
- ב. חשב את התנגדות הנגד R_C ואת הזרמים I_C ו- I_B בנקודת העבודה Q.
- ג. חשב את התנגדות הנגד R_B .
- ד. חשב את התנגדות הנגד R_L , הנדרשת כדי לקבל הגבר מתח של $A_V = \frac{V_o}{V_{in}} = -200$.

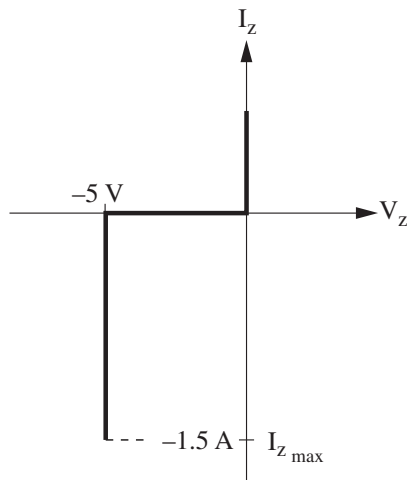
שאלה 3

באיור א' לשאלה 3 נתון מעגל חשמלי לייצוב המתח על נגד העומס המשתנה, R_L .



איור א' לשאלה 3

D_z היא דיודת זנר בעלת אופיין אידיאלי, הנתון באיור ב' לשאלה.

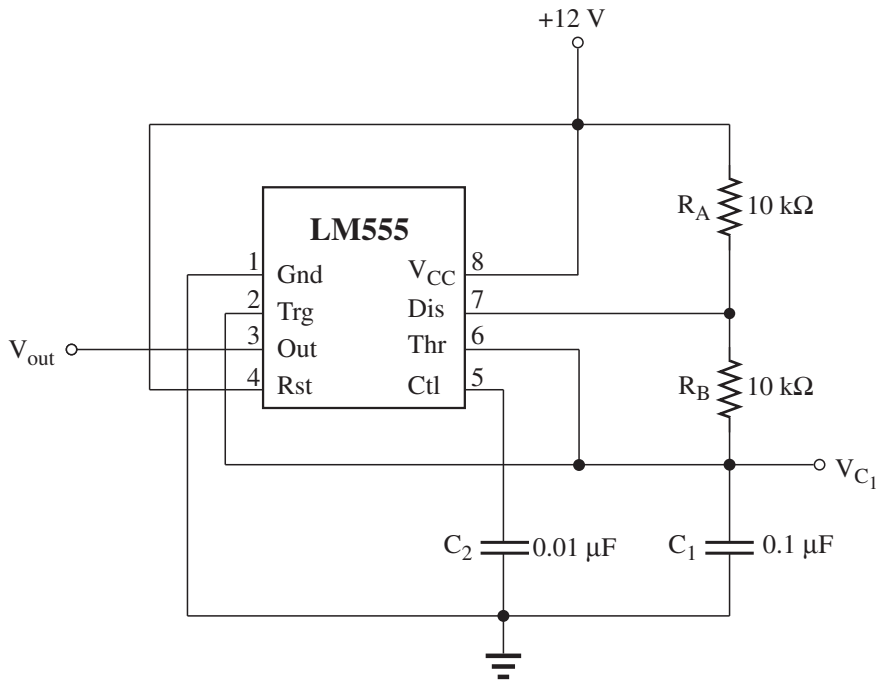


איור ב' לשאלה 3

- א. מה ערכו של המתח המיוצב על נגד העומס המשתנה, R_L ?
- ב. חשב את הזרמים I ו- I_z , כאשר התנגדות נגד העומס היא $R_L = 8 \Omega$.
- ג. מהי התנגדות הנגד R_L , אם הזרם דרך דיודת הזנר הוא $I_z = 0.75 \text{ A}$?
- ד. 1. מה יהיה ערכו של הזרם I_z כאשר מנתקים את העומס R_L ?
2. האם במצב הזה ייגרם נזק לדיודת הזנר? נמק את תשובתך.

שאלה 4

באיור לשאלה 4 נתון המעגל החשמלי של רב־רטט חופשי, הממומש באמצעות הרכיב LM555.



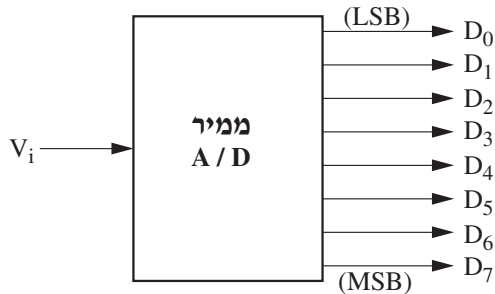
איור לשאלה 4

נתוני הרכיב LM555 מפורטים בנספח לשאלה 4.

- א. חשב את תדר התנודות של מתח המוצא V_{out} .
- ב. חשב את גורם המחזור (Duty Cycle) של מתח המוצא V_{out} .
- ג. סרטט, זה מתחת לזה בהתאמה, את המתח על הקבל C_1 ואת מתח המוצא V_{out} כפונקציה של הזמן. ציין בסרטוטך את ערכי הזמן, ורשום בו את הערך המרבי ואת הערך המזערי של כל אחד מן המתחים V_{C_1} ו- V_{out} .
- ד. מצא ערכים חדשים ל- R_A ול- R_B (ערך הקבל C_1 לא משתנה) כך שיתקבל גורם מחזור (Duty Cycle) של 0.6, עבור אותו תדר תנודות שחישובת בסעיף א'.

שאלה 5

באיור לשאלה 5 נתון תרשים של ממיר אות אנלוגי לאות ספרתי (A / D) בעל שמונה סיביות.



איור לשאלה 5

כל הסיביות נמצאות במצב '0' כאשר מתח המבוא הוא $V_i = 0 \text{ V}$. כאשר מתח המבוא הוא $V_i = 1 \text{ V}$, מתקבלת במוצא הממיר המילה הבינארית $00110010_{(2)}$.

א. מהו כושר ההבחנה (הרזולוציה) של הממיר ב- mV ?

ב. מצא את המילה הבינארית המתקבלת במוצא הממיר עבור כל אחד ממתחי המבוא שלהלן:

1. $V_i = 200 \text{ mV}$

2. $V_i = 5.1 \text{ V}$

ג. 1. במוצא הממיר מתקבלת המילה הבינארית $00000011_{(2)}$.

מהו מתח המבוא המתאים למילה הבינארית הזו?

2. במוצא הממיר מתקבלת המילה הבינארית $10000001_{(2)}$.

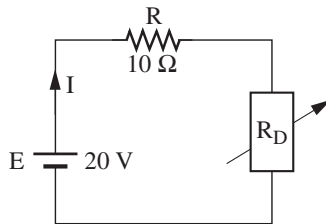
מהו מתח המבוא המתאים למילה הבינארית הזו?

פרק שני: מבוא להנדסת מחשבים

ענה על שאלה אחת לפחות מבין השאלות 6-9 (לכל שאלה – 20 נקודות).

שאלה 6

במעגל החשמלי המתואר באיור לשאלה 6, R_D הוא נגד משתנה (דקדה). התנגדותו משתנה בין 0Ω ל- 90Ω בקפיצות של 10Ω .



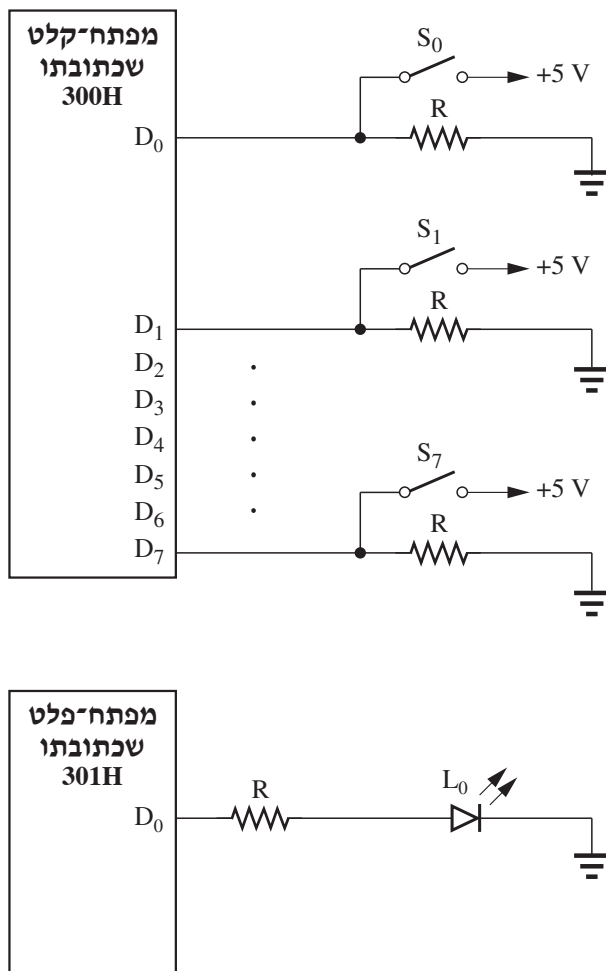
איור לשאלה 6

כתוב תכנית בשפת C או בשפת Visual Basic אשר:

1. תגדיר מערך חד-ממדי בעל עשרה תאים, ותציב בו את ערכי ההתנגדות של הנגד המשתנה R_D (0, 10, 20, 30, ..., 90).
2. תגדיר מערך חד-ממדי מטיפוס מתאים לאיחסון עשרת הערכים של הזרם I , המתקבלים עבור עשרת הערכים של R_D .
3. תחשב, תוך שימוש בלולאה, את הזרם I עבור כל ערך של הנגד המשתנה R_D , ותציב אותו במערך שהגדרת בסעיף 2 (בהתאמה למיקום של ערך הנגד המשתנה R_D במערך שהגדרת בסעיף 1).
4. תציג על מסך המחשב את עשרת זוגות הערכים: כל זוג יכלול את הערך של התנגדות הנגד המשתנה R_D ואת הערך של הזרם I המתאים לו.

שאלה 7

באיור לשאלה 7 נתון תרשים של מפתח-קלט שכתובתו 300H ומפתח-פלט שכתובתו 301H. הדקי מפתח-הקלט $D_0 \div D_7$ מחוברים, בהתאמה, לשמונה מפסקים $S_0 \div S_7$. ההדק D_0 במפתח-הפלט מחובר לנוירית LED, L_0 .



איור לשאלה 7

להלן שני קטעי תכניות: קטע מתכנית בשפת C וקטע מתכנית בשפת Visual Basic.

קטע מתכנית בשפת C :

```
1. int i,dataIN,c=0;
2. dataIN=Inp32(0x300);
3. for(i=0;i<8;i++)
4. {
5.     if (dataIN & 1==1)c++;
6.     dataIN=dataIN>>1;
7. }
8. printf("c=%d",c);
9. if(c%2==0)
10.     Out32(0x301,1);
11. else
12.     Out32(0x301,0);
```

קטע מתכנית בשפת Visual Basic :

```
1. Dim i As Integer, dataIN As Integer, c As Integer
2. c=0
3. dataIN = Inp32(&H300)
4. For i = 0 to 7
5.     If(dataIN And 1) = 1 Then c = c + 1
6.     dataIN = dataIN >> 1
7. Next
8. MsgBox("c=" & c)
9. If c Mod 2 = 0 Then
10.     Out32(&H301,1)
11. Else
12.     Out32(&H301,0)
13. End If
```

בחר בקטע התכנית בשפת C או בקטע התכנית בשפת Visual Basic. ציין את בחירתך בתחילת תשובתך במחברת הבחינה, וענה על הסעיפים שלהלן:

א. הסבר את ההוראות בהתאם לקטע התכנית שבחרת:

* בקטע התכנית בשפת C : 2, 5, 6, 9 ו-10.

* בקטע התכנית בשפת Visual Basic : 3, 5, 6, 9 ו-10.

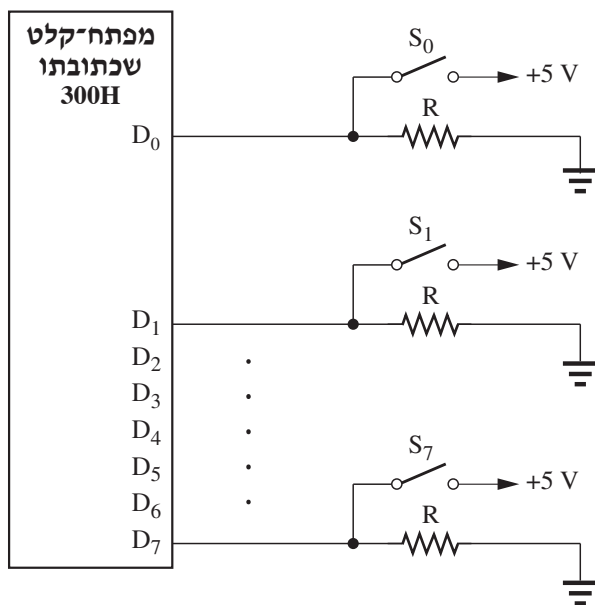
ב. מהו תפקידה של הלולאה בשורות 3 ÷ 7 בקטע התכנית בשפת C או בשורות 4 ÷ 7 בקטע התכנית בשפת Visual Basic ?

ג. נתון שהמפסקים S_0 , S_1 ו- S_4 סגורים, והמפסקים האחרים פתוחים. מה יופיע על צג המחשב ומה יהיה מצבו של ה-LED (ON / OFF) לאחר הרצת התכנית?

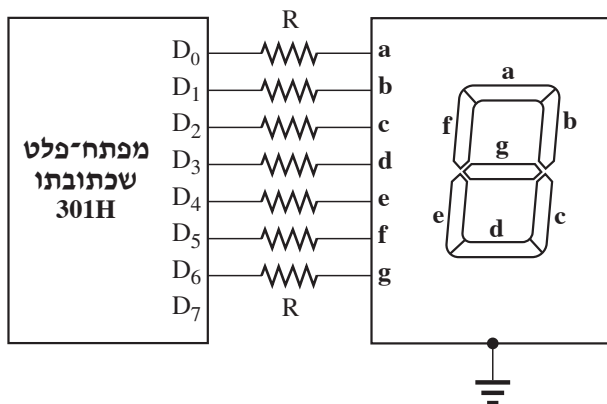
ד. פותחים את כל המפסקים. מה יופיע על צג המחשב ומה יהיה מצבו של ה-LED (ON / OFF) לאחר הרצת התכנית?

שאלה 8

באיור לשאלה 8 נתון תרשים של מפתח-קלט שכתובתו 300H ומפתח-פלט שכתובתו 301H. הדקי מפתח-הקלט $D_0 \div D_7$ מחוברים בהתאמה לשמונה מפסקים $S_0 \div S_7$. מפתח-הפלט מחובר לתצוגת שבעה מקטעים (7-Seg) בחיבור CC (קתודה משותפת).



תצוגת שבעה מקטעים
בחיבור קתודה משותפת



איור לשאלה 8

- א. מה הערך שיש לספק למפתח־הפלט כדי להציג כל אחת מן הספרות 0, 1, 2 ו־3 ?
- ב. כתוב תכנית בשפת־הסף של המיקרו־מעבד 8086/88, שתבצע את הפעולות שלהלן:
1. תקלוט לתוך האוגר AL את מצב שמונת המפסקים המחוברים למפתח־הקלט.
 2. תבודד את הסיביות D_0 ו־ D_1 תוך כדי מיסוך הסיביות האחרות של האוגר AL.
 3. תבדוק את מצב המפסקים S_0 ו־ S_1 , ותציג בתצוגת שבעת המקטעים את הספרה המתאימה, כמפורט להלן:
- a. אם S_0 סגור ו־ S_1 סגור – תוצג הספרה 3.
 - b. אם S_0 פתוח ו־ S_1 סגור – תוצג הספרה 2.
 - c. אם S_0 סגור ו־ S_1 פתוח – תוצג הספרה 1.
 - d. אם S_0 פתוח ו־ S_1 פתוח – תוצג הספרה 0.

שאלה 9

נתונה תת־שגרה הכתובה בשפת־הסף של המיקרו־מעבד 8086/88. **לפני** ביצוע התת־שגרה, תוכן התא שכתובתו 200 H הוא $10100001_{(2)}$.

1.	MOV	SI, 200H
2.	MOV	AL, [SI]
3.	MOV	BL, 0
4.	MOV	CL, 8
5.	YY:	ROR AL, 1
6.	JNC	XX
7.	ADD	BL, 1
8.	XX:	DEC CL
9.	JNZ	YY
10.	MOV	SI, 201H
11.	MOV	[SI], BL
12.	RET	

- א. הסבר את ההוראות שבשורות 2, 5, 9 ו־10.
- ב. רשום את תוכן התא שכתובתו 201H **לאחר** ביצוע התת־שגרה. היעזר בטבלת־מעקב אחר תכני האוגרים AL, BL ו־CL.
- ג. הסבר מה מבצעת התת־שגרה.
- ד. מחליפים את ההוראה JNC XX שבשורה 6 בהוראה JC XX. מה יהיה תוכן התא שכתובתו 201H **לאחר** ביצוע התת־שגרה? נמק את תשובתך.

בהצלחה!

LM555

Timer

General Description

The LM555 is a highly stable device for generating accurate time delays or oscillation. Additional terminals are provided for triggering or resetting if desired. In the time delay mode of operation, the time is precisely controlled by one external resistor and capacitor. For astable operation as an oscillator, the free running frequency and duty cycle are accurately controlled with two external resistors and one capacitor. The circuit may be triggered and reset on falling waveforms, and the output circuit can source or sink up to 200mA or drive TTL circuits.

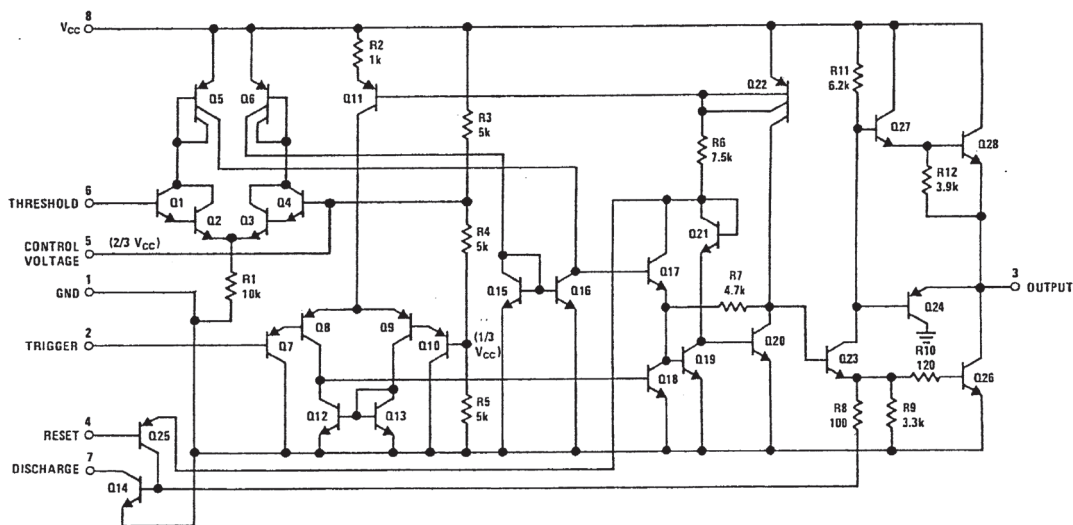
Features

- Direct replacement for SE555/NE555
- Timing from microseconds through hours
- Operates in both astable and monostable modes
- Adjustable duty cycle
- Output can source or sink 200 mA
- Output and supply TTL compatible
- Temperature stability better than 0.005% per °C
- Normally on and normally off output
- Available in 8-pin MSOP package

Applications

- Precision timing
- Pulse generation
- Sequential timing
- Time delay generation
- Pulse width modulation
- Pulse position modulation
- Linear ramp generator

Schematic Diagram



Applications Information

ASTABLE OPERATION

If the circuit is connected as shown in *Figure 4* (pins 2 and 6 connected) it will trigger itself and free run as a multivibrator. The external capacitor charges through $R_A + R_B$ and discharges through R_B . Thus the duty cycle may be precisely set by the ratio of these two resistors.

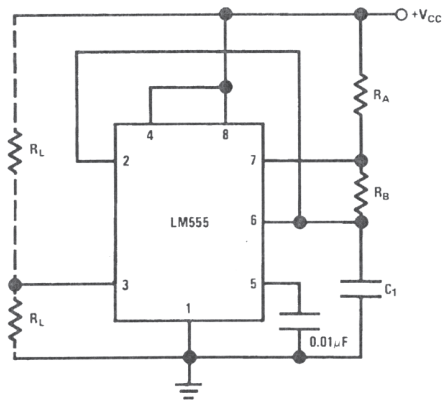
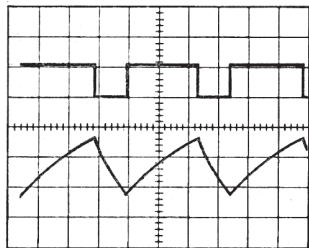


FIGURE 4. Astable

In this mode of operation, the capacitor charges and discharges between $1/3 V_{CC}$ and $2/3 V_{CC}$. As in the triggered mode, the charge and discharge times, and therefore the frequency are independent of the supply voltage.

Figure 5 shows the waveforms generated in this mode of operation.



$V_{CC} = 5V$
 $TIME = 20\mu s/DIV.$
 $R_A = 3.9k\Omega$
 $R_B = 3k\Omega$
 $C = 0.01\mu F$
Top Trace: Output 5V/Div.
Bottom Trace: Capacitor Voltage 1V/Div.

FIGURE 5. Astable Waveforms

The charge time (output high) is given by:

$$t_1 = 0.693 (R_A + R_B) C_1$$

And the discharge time (output low) by:

$$t_2 = 0.693 (R_B) C_1$$

Thus the total period is:

$$T = t_1 + t_2 = 0.693 (R_A + 2R_B) C_1$$

The frequency of oscillation is:

$$f = \frac{1}{T} = \frac{1.44}{(R_A + 2R_B) C_1}$$

Figure 6 may be used for quick determination of these RC values.

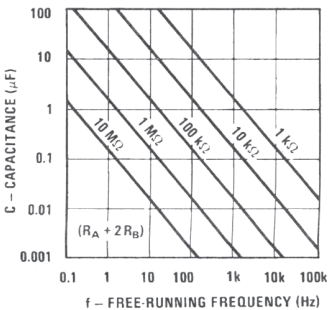


FIGURE 6. Free Running Frequency

אין להעביר את הנוסחאון
לנבחן אחר

נוסחאון באלקטרוניקה ומחשבים

(32 עמודים)

1. נוסחאות באלקטרוניקה תקבילית

חישובי הגבר

הגבר מתח – A_V
מתח מוצא – V_o [V]
מתח מבוא – V_i [V]

$$A_V = \frac{V_o}{V_i}$$

הגבר מתח בדציבלים – A_V [dB]

$$A_V = 20 \log \frac{V_o}{V_i}$$

הגבר זרם – A_I
זרם מוצא – I_o [A]
זרם מבוא – I_i [A]

$$A_I = \frac{I_o}{I_i}$$

הגבר זרם בדציבלים – A_I [dB]

$$A_I = 20 \log \frac{I_o}{I_i}$$

הגבר הספק – A_P
הספק מוצא – P_o [W]
הספק מבוא – P_i [W]
התנגדות נגד העומס – R_L [Ω]
התנגדות מבוא – R_i [Ω]

$$A_P = \frac{P_o}{P_i} = A_V \cdot A_I = A_I^2 \cdot \frac{R_L}{R_i} = A_V^2 \cdot \frac{R_i}{R_L}$$

הגבר הספק בדציבלים – A_P [dB]

$$A_P = 10 \log \frac{P_o}{P_i}$$

הגבר כולל של N דרגות
המחוברות בשרשרת (קסקדה)

$$A_{VT} = A_{V1} \cdot A_{V2} \cdot A_{V3} \dots A_{VN}$$

$$A_{VT} \text{ (dB)} = A_{V1} \text{ (dB)} + A_{V2} \text{ (dB)} + A_{V3} \text{ (dB)} + \dots + A_{VN} \text{ (dB)}$$

הגבר כולל בדציבלים של
N דרגות המחוברות בשרשרת
(קסקדה)

מאזן הספקים

הספק מבוא - P_I [W]
הספק נצרך מהספקים - P_{CC} [W]
הספק העומס - P_L [W]
הספק מבוזבז - P_{diss} [W]

$$P_I + P_{CC} = P_L + P_{diss}$$

משוב שלילי

הגבר עם משוב (בחוג סגור) - A_f [A]
הגבר ללא משוב - A
(הגבר חוג פתוח)
מקדם משוב - β

$$A_f = \frac{A}{1 + \beta A}$$

משוב מתח טורי

התנגדות מבוא עם משוב - R_{if} [Ω]
התנגדות מבוא ללא משוב - R_i [Ω]
התנגדות מוצא עם משוב - R_{of} [Ω]
התנגדות מוצא ללא משוב - R_o [Ω]

$$R_{if} = R_i (1 + \beta A)$$

$$R_{of} = \frac{R_o}{1 + \beta A}$$

טרנזיסטור דו-נושאי (בתחום הפעיל)

בהזנחת זרם הזליגה : I_{CBO}

$$I_C = \beta I_B, \quad I_E = (\beta + 1) I_B, \quad I_E = I_C + I_B$$

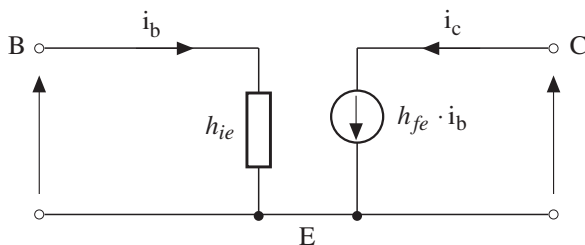
זרם הקולט - I_C [A]

זרם הפולט - I_E [A]

זרם הבסיס - I_B [A]

$$\alpha = \frac{I_C}{I_E} = \frac{\beta}{\beta + 1}, \quad \beta = \frac{\alpha}{1 - \alpha}$$

תרשים תמורה מקורב מסוג h של טרנזיסטור דו-נושאי



טרנזיסטור בחיבור פולט (אמיטר) משותף

	ללא נגד R_E	עם נגד R_E
A_I	h_{fe}	h_{fe}
R_i	h_{ie}	$h_{ie} + (1 + h_{fe})R_E$
A_V	$-\frac{h_{fe} \cdot R_L}{h_{ie}}$	$-\frac{h_{fe} \cdot R_L}{R_i}$
R_o	∞	∞

מגברי שרת

מגבר מהפך

$$A_V = - \frac{R_f}{R_l}$$

- נגד המשוב $- R_f$ $[\Omega]$
הנגד המחובר לכניסה המהפכת $- R_l$ $[\Omega]$

מגבר עוקב

$$A_V = 1 + \frac{R_f}{R_l}$$

- נגד המשוב $- R_f$ $[\Omega]$
הנגד היוצא מהכניסה המהפכת
לאדמה $- R_l$ $[\Omega]$

2. נוסחאות באלקטרוניקה ספרתית

- הערך הרגעי של המתח $- v(t)$ $[V]$
הערך שאליו המתח שואף
להגיע כאשר $t \rightarrow \infty$ $- V_\infty$ $[V]$
הערך ההתחלתי של המתח $- V_{0+}$ $[V]$

$$v(t) = V_\infty - (V_\infty - V_{0+}) e^{-\frac{t}{\tau}}$$

$$t = -\tau \cdot \ln \left(\frac{V_\infty - v(t)}{V_\infty - V_{0+}} \right)$$

- קבוע זמן $- \tau$ $[sec]$

$$\tau = RC$$

- התנגדות $- R$ $[\Omega]$

- קיבול $- C$ $[F]$

- תדר חצי הספק עליון של
רשת מעבירת נמוכים $- f_H$ $[Hz]$

$$f_H = \frac{1}{2\pi\tau}$$

- תדר חצי הספק תחתון של
רשת מעבירת גבוהים $- f_L$ $[Hz]$

$$f_L = \frac{1}{2\pi\tau}$$

- זמן עלייה של רשת
מעבירת נמוכים $- t_r$ $[sec]$

$$t_r = 2.2\tau$$

3. אוסף פקודות למיקרו-מעבדים 8086/88

מקרא לאוגר הדגלים:

- X – מושפע מהפעולה (Modified)
U – לא מוגדר אחרי הפעולה (Undefined)
R – מוחזר מהמחסנית (Returned)
0 – מתאפס
1 – מקבל '1'

ADC	ADC destination, source Add with carry			Flags
				O D I T S Z A P C X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	ADC AX, SI
register, memory	9(10)+EA	1	2-4	ADC CX, BETA [SI]
memory, register	16(10)+EA	2	2-4	ADC ALPHA [BX] [SI], DI
register, immediate	4(4)	—	3-4	ADC BX, 256
memory, immediate	17(16)+EA	2	3-6	ADC GAMMA, 30H
accumulator, immediate	4(3-4)	—	2-3	ADC AL, 5

ADD	ADD destination, source Addition			Flags
				O D I T S Z A P C X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	ADD CX, DX
register, memory	9(10)+EA	1	2-4	ADD DI, [BX].ALPHA
memory, register	16(10)+EA	2	2-4	ADD TEMP, CL
register, immediate	4(4)	—	3-4	ADD CL, 2
memory, immediate	17(16)+EA	2	3-6	ADD ALPHA, 2
accumulator, immediate	4(3-4)	—	2-3	ADD AX, 200

AND	AND destination, source Logical and			Flags
				O D I T S Z A P C X X X U X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	AND AL, BL
register, memory	9(10)+EA	1	2-4	AND CX, FLAG_WORD
memory, register	16(10)+EA	2	2-4	AND ASCII [DI], AL
register, immediate	4(4)	—	3-4	AND CX, 0F0H
memory, immediate	17(16)+EA	2	3-6	AND BETA, 01H
accumulator, immediate	4(3-4)	—	2-3	AND AX, 01010000B

CALL	CALL target Call a procedure			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
near-proc	19(14)	1	3	CALL NEAR__PROC
far-proc	28(23)	2	5	CALL FAR__PROC
memptr 16	21(19)+EA	2	2-4	CALL PROC_TABLE [SI]
regptr 16	16(13)	1	2	CALL AX
memptr 32	37(38)+EA	4	2-4	CALL [BX], TASK [SI]

CLC	CLC (no operands) Clear carry flag			Flags O D I T S Z A P C 0
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	2(2)	—	1	CLC

CLI	CLI (no operands) Clear interrupt flag			Flags O D I T S Z A P C 0
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	2(2)	—	1	CLI

CMP	CMP destination, source Compare destination to source			Flags O D I T S Z A P C X X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	CMP BX, CX
register, memory	9(10)+EA	1	2-4	CMP DH, [ALPHA]
memory, register	9(10)+EA	1	2-4	CMP [BP+2], SI
register, immediate	4(3)+EA	—	3-4	CMP BL, 02H
memory, immediate	10(10)+EA	1	3-6	CMP RADAR [BX], [DI],3420H
accumulator, immediate	4(3-4)	—	2-3	CMP AL, 00010000B

CMPS	CMPS des-string, source-string Compare string			Flags O D I T S Z A P C X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
dest-string,	22(22)	2	1	CMPS BUFF1, BUFF2
source-string (repeat)				
dest-string, source-string	9+22/rep (5+22/rep)	2/rep	1	REPE CMPS ID, KEY

DAA	DAA (no operands) Decimal adjust for addition			Flags O D I T S Z A P C U X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	4(4)	—	1	DAA

DAS	DAS (no operands) Decimal adjust for subtraction			Flags O D I T S Z A P C U X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	4(4)	—	1	DAS

DEC	DEC destination Decrement by 1			Flags O D I T S Z A P C X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
reg 16	3(3)	—	1	DEC AX
reg 8	3(3)	—	2	DEC AL
memory	15(15)+EA	2	2-4	DEC ARRAY [SI]

DIV	DIV source Division, unsigned			Flags O D I T S Z A P C U U U U U U
Operands	Clocks	Transfers*	Bytes	Coding Example
reg 8	80-90(29)	—	2	DIV CL
reg 16	144-162(38)	—	2	DIV BX
mem 8	86-96+EA (35)	1	2-4	DIV [ALPHA]
mem 16	150-168+ EA(94)	1	2-4	DIV TABLE [SI] / DIV [TABLE + SI]

IN	IN accumulator, port Input byte or word			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
accumulator, immed 8	10(10)	1	2	IN AL, 0FEH / IN AX, 0FEH
accumulator, DX	8(8)	1	1	IN AL, DX / IN AX, DX

INC	INC destination Increment by 1			Flags O D I T S Z A P C X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
reg 16	3(3)	—	1	INC CX
reg 8	3(3)	—	2	INC BL
memory 8	15(15)+EA	2	2-4	INC ALPHA [DI] [BX]

INT	INT interrupt-type Interrupt			Flags O D I T S Z A P C X X
Operands	Clocks	Transfers*	Bytes	Coding Example
immed 8 (type=3)	52(45)	5	1	INT 3
immed 8 (type≠3)	52(47)	5	2	INT 67

IRET	IRET (no operands) Interrupt Return			Flags O D I T S Z A P C R R R R R R R R R
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	32(28)	3	1	IRET

JC	JC short-label Jump if carry			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short-label	16 or 4 (13 or 4)	—	2	JC CARRY_SET

JE/JZ	JE/JZ short-label Jump if equal/Jump if zero			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short-label	16 or 4 (13 or 4)	—	2	JZ ZERO

JMP	JMP target Jump			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short-label	15(13)	—	2	JMP SHORT
near-label	15(13)	—	3	JMP WITHIN_SEGMENT
far-label	15(13)	—	5	JMP FAR_LABEL
memptr 16	18(17)+EA	1	2-4	JMP [BX] TARGET
regptr 16	11(11)	—	2	JMP CX
memptr 32	24(26)+EA	2	2-4	JMP OTHER_SEG

JNC	JNC short-label Jump if not carry			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short-label	16 or 4 (13 or 4)	—	2	JNC NOT_CARRY

JNE/JNZ	JNE/JNZ short-label Jump if not equal/Jump if not zero			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short-label	16 or 4 (13 or 4)	—	2	JNE NOT_EQUAL

LEA	LEA destination, source Load effective address			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
reg 16, mem 16	2(6)+EA	—	2-4	LEA BX, [BP] [DI]

LOOP	LOOP short – label Decrement cx and jump if not zero			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
short label	17/5(15/5)	—	2	LOOP AGAIN

MOV	MOV destination, source Move			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
memory, accumulator	10(9)	1	3	MOV ARRAY [SI], AL
accumulator, memory	10(8)	1	3	MOV AX, TEMP_RESULT
register, register	2(2)	—	2	MOV AX, CX
register, memory	8(12)+EA	1	2-4	MOV BP, STACK_TOP
memory, register	9(9)+EA	1	2-4	MOV COUNT [DI], CX
register, immediate	4(3-4)	—	2-3	MOV CL, 2
memory, immediate	10(12-13)	1	3-6	MOV MASK [BX] [SI], 2CH
	+EA			
seg-reg, reg 16	2(2)	—	2	MOV ES, CX
seg-reg, mem 16	8(9)+EA	1	2-4	MOV DS, SEGMENT_BASE
reg 16, seg-reg	2(2)	—	2	MOV BP, SS
memory, seg-reg	9(11)+EA	1	2-4	MOV [BX] SEG_SAVE, CS

MOVS/MOVSW	MOVS/MOVSW (no operands) Move string (byte/word)			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	18(9)	2	1	MOVS
(repeat) (no operands)	9+17/rep	2/rep	1	REP MOVSW
	(8+8/rep)			

MUL	MUL source Multiplication, unsigned			Flags O D I T S Z A P C X U U U X
Operands	Clocks	Transfers*	Bytes	Coding Example
reg 8	70-77 (26-28)	—	2	MUL BL
reg 16	118-133 (35-37)	—	2	MUL CX
mem 8	76-83+ EA(32-34)	1	2-4	MUL MONTH [SI]
mem 16	124-139+ EA(41-43)	1	2-4	MUL [BAUD_RATE]

NOP	NOP (no operands) No Operation			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	3(3)	—	1	NOP

NOT	NOT destination Logical not			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
register	3(3)	—	2	NOT AX
memory	16(3)+EA	2	2-4	NOT [CHARACTER]

OR	OR destination, source Logical inclusive or			Flags O D I T S Z A P C X X X U X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	OR AL, BL
register, memory	9(10)+EA	1	2-4	OR DX, PORT_ID [DI]
memory, register	16(10)+EA	2	2-4	OR FLAG_BYTE, CL
accumulator, immediate	4(3-4)	—	2-3	OR AL, 01101100B
register, immediate	4(4)	—	3-4	OR CX, 01H
memory, immediate	17(16)+EA	2	3-6	OR [BX], CMD_WORD

OUT	OUT port, accumulator Output byte or word			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
immed 8, accumulator	10(9)	1	2	OUT 44, AX
DX, accumulator	8(7)	1	1	OUT DX, AL

POP	POP destination Pop word off stack			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
register	8(10)	1	1	POP DX
seg-reg (CS illegal)	8(8)	1	1	POP DS
memory	17(20)+EA	2	2-4	POP [PARAMETER]

PUSH	PUSH source Push word onto stack			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
register	11(10)	1	1	PUSH SI
seg-reg (CS legal)	10(9)	1	1	PUSH ES
memory	16(16)+EA	2	2-4	PUSH RETURN_CODE [SI]

RCL	RCL destination, count Rotate left through carry			Flags O D I T S Z A P C X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, 1	2(2)	—	2	RCL CX, 1
register, CL	8+4/bit (5+1/bit)	—	2	RCL AL, CL
memory, 1	15(15)+EA	2	2-4	RCL ALPHA, 1
memory, CL	20+4/bit (17+1/bit) +EA	2	2-4	RCL [BP].PARAM, CL

RCR	RCR destination, count Rotate right through carry			Flags O D I T S Z A P C X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, 1	2(2)	—	2	RCR BX, 1
register, CL	8+4/bit (5+1/bit)	—	2	RCR BL, CL
memory, 1	15(15)+EA	2	2-4	RCR [BX].STATUS, 1
memory, CL	20+4/bit (17+1/bit) +EA	2	2-4	RCR ARRAY [DI], CL

REP	REP (no operands) Repeat string operation			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	2(2)	—	1	REP MOVSB DEST, SRCE

RET	RET optional-pop-value Return from procedure			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
(intra-segment, no pop)	16(16)	1	1	RET
(intra-segment, pop)	20(18)	1	3	RET 4
(inter-segment, no pop)	26(22)	2	1	RET
(inter-segment, pop)	25(25)	2	3	RET 2

ROL	ROL destination, count Rotate left			Flags O D I T S Z A P C X X X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, 1	2(2)	—	2	ROL BX, 1
register, CL	8+4/bit (5+1/bit)	—	2	ROL DI, CL
memory, 1	15(15)+EA	2	2-4	ROL FLAG_BYTE [DI], 1
memory, CL	20+4/bit (17+1/bit) +EA	2	2-4	ROL ALPHA, CL

ROR	ROR destination, count Rotate right			Flags O D I T S Z A P C X X X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, 1	2(2)	—	2	ROR BX, 1
register, CL	8+4/bit (5+1/bit)	—	2	ROR BX, CL
memory, 1	15(15)+EA	2	2-4	ROR PORT_STATUS, 1
memory, CL	20+4/bit (17+1/bit) +EA	2	2-4	ROR CMD_WORD, CL

SBB	SBB destination, source Subtract with borrow			Flags O D I T S Z A P C X X X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	SBB BX, CX
register, memory	9(10)+EA	1	2-4	SBB DI, [BX].PAYMENT
memory, register	16(10)+EA	2	2-4	SBB BALANCE, AX
accumulator, immediate	4(3-4)	—	2-3	SBB AX, 2
register, immediate	4(4)	—	3-4	SBB CL, 1
memory, immediate	17(16)+EA	2	3-6	SBB COUNT [SI], 10

STC	STC (no operands) Set carry flag			Flags O D I T S Z A P C 1
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	2(2)	—	1	STC

STI	STI (no operands) Set interrupt enable flag			Flags O D I T S Z A P C 1
Operands	Clocks	Transfers*	Bytes	Coding Example
(no operands)	2(2)	—	1	STI

SUB	SUB destination, source Subtraction			Flags O D I T S Z A P C X X X X X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	SUB CX, BX
register, memory	9(10)+EA	1	2-4	SUB DX, MATH_TOTAL [SI]
memory, register	16(10)+EA	2	2-4	SUB [BP+2], CL
accumulator, immediate	4(3-4)	—	2-3	SUB AL, 10
register, immediate	4(4)	—	3-4	SUB SI, 5280

TEST	TEST destination, source Non-destructive logical and			Flags O D I T S Z A P C X X X U X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	TEST SI, DI
register, memory	9(10)+EA	1	2-4	TEST SI, END_COUNT
accumulator, immediate	4(3-4)	—	2-3	TEST AL, 00100000B
register, immediate	5(4)	—	3-4	TEST BX, 0CC4H
memory, immediate	11(10)+EA	—	3-6	TEST [RETURN_COUNT], 01H

XCHG	XCHG destination, source Exchange registers			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
accumulator, reg 16	3(3)	—	1	XCHG AX, BX
memory, register	17(17)+EA	2	2-4	XCHG SEMAPHORE, AX
register, register	4(4)	—	2	XCHG AL, BL

XLAT	XLAT source-table Translate			Flags O D I T S Z A P C
Operands	Clocks	Transfers*	Bytes	Coding Example
source-table	11(11)	1	1	XLAT ASCII_TAB

XOR	XOR destination, source Logical exclusive or			Flags O D I T S Z A P C 0 X X U X X
Operands	Clocks	Transfers*	Bytes	Coding Example
register, register	3(3)	—	2	XOR CX, BX
register, memory	9(10)+EA	1	2-4	XOR CL, MASK_BYTE
memory, register	16(10)+EA	2	2-4	XOR ALPHA [SI], DX
accumulator, immediate	4(3-4)	—	2-3	XOR AL, 01000010B
register, immediate	4(4)	—	3-4	XOR SI, 00C2H
memory, immediate	17(16)+EA	2	3-6	XOR RETURN_CODE, 0D2H

4. נוסחאון בשפת C

נוסחאון זה מתאים למהדר Microsoft Visual C++ 2010 Express Edition.
חלקים ממנו מתאימים גם למהדרים אחרים.

Data Types (טיפוסי נתונים)

Name	Description	תאור	Size*	Range*
char	Character or small integer	תו בודד	1 byte	-128 to 127
unsigned char	Unsigned small integer	תו בודד ללא סימן	1 byte	0 to 255
short	Short Integer	מספר שלם קטן	2 bytes	-32768 to 32767
unsigned short	Unsigned short integer	מספר שלם קטן ללא סימן	2 bytes	0 to 65535
int	Integer	מספר שלם	4 bytes	-2147483648 to 2147483647
unsigned int	Unsigned integer	מספר שלם ללא סימן	4 bytes	0 to 4294967295
float	Floating point number	מספר ממשי	4 bytes	+/- 3.4e +/- 38 (~7 digits)
double	Double floating point number	מספר ממשי ארוך	8 bytes	+/- 1.7e +/- 308 (~15 digits)

*הערכים של עמודות אלו תלויים במבנה המחשב שבו נעשה הידור התוכנית.

דוגמאות:

```
char a;

float number;

int b, c;

unsigned short NewNumber;
```

Preprocessor directives (הנחיות לקדם-מהדר)

Description	Syntax	Example
macro definitions	#define identifier replacement	#define ArrSize 100

identifier – מזהה ; replacement – תחליף

Operators (אופרטורים)

Description	תאור	Operator
Assignment	השמה	=

Initialization of variables (אתחול משתנים)

```
int d = 0;
```

```
d=75; // decimal number
```

```
d=0x4b; // hexadecimal number
```

Arithmetic operators (אופרטורים חשבוניים)

Description	תאור	Operator
Addition	חיבור	+
subtraction	חיסור	-
multiplication	כפל	*
division	חילוק	/
modulo	שארית	%

Relational and equality operators (אופרטורים להשוואה ויחסים)

Description	תאור	Operator
Equal to	שווה	==
Not equal to	שונה	!=
Greater than	גדול מ.	>
Less than	קטן מ.	<
Greater than or equal to	גדול שווה מ.	>=
Less than or equal to	קטן שווה מ.	<=

Logical operators (אופרטורים לוגיים בין ביטויים)

Description	תאור	Operator
NOT	היפוך	!
AND	וגם	&&
OR	או	

Bitwise Operators (אופרטורים על סיביות)

Description	תאור	ASM equivalent	Operator
AND	וגם	AND	&
Inclusive OR	או כולל	OR	
Exclusive OR	או מוציא	XOR	^
Bit inversion	היפוך	NOT	~
Shift Left	הזזה שמאלה	SHL	<<
Shift Right	הזזה ימינה	SHR	>>

Basic Input/Output (קלט/פלט בסיסי)

Description	Syntax	Example
Standard Output	int putchar (int character);	int a='G' ; putchar(a) ;
Standard Input	int getchar (void);	int c; c=getchar() ;

Formatted Input/Output (פלט לפי תבנית)

Description	Syntax	Example
Formatted output	printf(format[,arg1,arg2,...]);	int num=10; printf("num=%d\n",num) ;
Formatted Input	scanf(format [,arg1,arg2,...]);	int num; scanf ("%d" , &num) ;

Specifier	Operator	פלט	Example
%c	Character	תו בודד	a
%d	Signed decimal integer	עשרוני שלם	133
%e	Scientific notation	עשרוני כולל נקודה וחזקה של 10	3.012e+4
%f	Decimal floating point	עשרוני כולל נקודה עשרונית	123.45
%s	String of characters	מחרוזת תווים	Hello
%x	Unsigned hexadecimal integer	הקסדצימלי ללא סימן	3fe

Conditional Structures (מבני בקרה – משפטי תנאי)

Description	Syntax	Example
if	<pre>if (condition) { statements ; }</pre>	<pre>if (d == 100) { printf("d is 100"); }</pre>
if .. else	<pre>scanf (condition) statement1; else statement2 ;</pre>	<pre>if (d == 100) printf("d is 100"); else printf("d is not 100");</pre>
if .. else if .. else	<pre>if (condition) statement1 ; else if (condition) statement2 ; else statement3 ;</pre>	<pre>if (d > 0) printf("d is positive"); else if (d < 0) printf("d is negative"); else printf("d is 0");</pre>

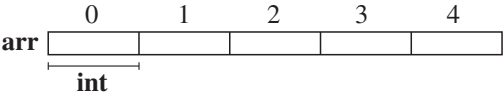
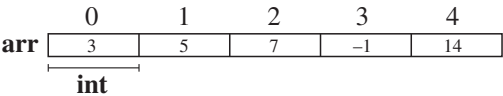
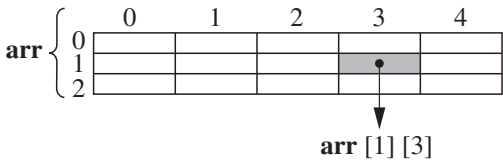
condition – תנאי ; הצהרה – statement

Iteration Structures (מבני בקרה - לולאות)

Description	Syntax	Example
while loop	<pre>while (expression) { statements ; }</pre>	<pre>while (n>0) { printf(" %d \n",n); n--; }</pre>
do-while loop	<pre>do { statements ; } while (condition);</pre>	<pre>do { printf("Enter 0 to end: "); scanf("%d",&n); }while (n != 0);</pre>
for loop	<pre>for (initialization; condition; increase) { statements ; }</pre>	<pre>for (i=0; i<10; i++) { printf(" %d \n",i); }</pre>

תנאי - condition ; הצהרה - statement

Arrays (מערכים)

Description	Syntax	Example
הגדרת מערך חד מימדי 	type name [elements];	int arr[5];
אתחול והצבת ערכים במערך 	type name [elements] = {value1,..valueN};	int arr[5] = {3,5,7,-1,14};
הגדרת מערך דו מימדי 	type name [elements, elements];	int arr[3][5];

elements – פרטים ; ערך – value

Structure of a program (מבנה כללי של תוכנית)

```
#include <stdio.h>

void main(void)
{

}
```

Hardware Input/Output (קלט/פלט בסיסי מחומרה)

Description	Syntax	Example
Hardware Output	Out32(hardware address, value);	Out32 (0x378, 0xAA) ;
Hardware Input	Inp32(hardware address);	int dataIN; dataIN=Inp32 (0x379) ;

hardware address – כתובת חומרה ; value – ערך

```
#include <stdio.h>

short _stdcall Inp32(short PortAddress);

void _stdcall Out32(short PortAddress, short data);

void main(void)
{
    int dataIN;

    Out32 (0x378, 0xAA) ;

    dataIN=Inp32 (0x379) ;
}
```

Sleep Function (פונקציית השהיה)

Description	Syntax	Example
Suspends the execution of the current thread until the time-out interval elapses	void Sleep (dword dwMilliseconds);	Sleep(2000);

*For windows 32-bit registry a DWORD is a 4-bytes unsigned int.

```
#include <windows.h>

void main(void)
{
    Sleep(2000) ;
}
```

5. נוסחאון בשפת VB

נוסחאון זה מתאים למהדר Microsoft Visual Basic 2010 Express Edition.
חלקים ממנו מתאימים גם למהדרים אחרים.

Data Types (טיפוסי נתונים)

Data Type	Size in Bytes	Description	תאור	Type
Byte	1	8-bit unsigned integer	8 ביט ללא סימן	System.Byte
Char	2	16-bit Unicode characters	16 ביט ללא סימן	System.Char
Integer	4	32-bit signed integer	מספר שלם 32 ביט	System.Int32
Double	8	64-bit floating point variable	מספר ממשי 64 ביט	System.Double
Long	8	64-bit signed integer	מספר שלם 64 ביט	System.Int64
Short	2	16-bit signed integer	מספר שלם 16 ביט	System.Int16
Single	4	32-bit floating point variable	מספר ממשי 32 ביט	System.Single
String	Varies	Non-Numeric Type	מחרוזת תווים	System.String
Date	8	Date	תאריך	System.Date
Boolean	2	Non-Numeric Type	ערך בוליאני אמת או שקר	System.Boolean
Decimal	16	128-bit floating point variable	מספר ממשי ארוך 128 ביט	System.Decimal

דוגמאות:

```
Dim a, b As Byte
```

```
Dim x As Integer = -20
```

```
Dim s As String = "Hello"
```

Operators (אופרטורים)

Description	תאור	Operator
Assignment	השמה	=

Initialization of variables (אתחול משתנים)

Dim d As Integer

d = 75 \ decimal

d = &H4B \ hexadecimal

Arithmetic operators (אופרטורים חשבוניים)

Description	תאור	Operator
Addition	חיבור	+
Subtraction	חיסור	-
Multiplication	כפל	*
Division	חילוק	/
Modulo	שארית	Mod
Integer Division	חילוק שלמים	\
Exponential	חזקה	^

Relational and equality operators (אופרטורים להשוואה ויחסים)

Description	תאור	Operator
Equal to	שווה	=
Not equal to	שונה	<>
Greater than	גדול מ-	>
Less than	קטן מ-	<
Greater than or equal to	גדול שווה מ-	>=
Less than or equal to	קטן שווה מ-	<=

Logical operators (אופרטורים לוגיים בין ביטויים)

Description	תאור	Operator
NOT	היפוך	Not
AND	וגם	And
OR	או	Or

Bitwise Operators (אופרטורים על סיביות)

Description	תאור	ASM equivalent	Operator
AND	וגם	AND	And
Inclusive OR	או כולל	OR	Or
Exclusive OR	או מוציא	XOR	Xor
Bit inversion	היפוך	NOT	Not
Shift Left	הזזה שמאלה	SHL	<<
Shift Right	הזזה ימינה	SHR	>>

Basic Input/Output in Console Application (קלט/פלט בסיסי)

Description	Syntax	Example
Standard Output	<code>Console.WriteLine(String)</code>	<pre>Dim value As String = "Hello" Console. WriteLine(value)</pre>
Standard Input	<code>String = Console.ReadLine()</code>	<pre>Dim returnValue As String returnValue = Console.ReadLine()</pre>

Formatted Output In Console Application (פלט לפי תבנית)

Description	Syntax	Example
Formatted output	<code>Console.WriteLine _</code> <code>(" { N [: formatCharacter] }", arg0, ... argN)</code>	<pre>Dim i As Integer = 123456 Console.WriteLine ("{0:D}", i)</pre>

Format Character	Output	פלט	Example
D or d	Signed decimal integer	עשרוני שלם	133
E or e	Scientific notation	עשרוני, כולל נקודה וחזקה של 10	3.012e+4
F or f	Decimal floating point	עשרוני, כולל נקודה עשרונית	123.45
X or x	Unsigned hexadecimal integer	הקסדצימלי ללא סימן	3fe

Basic Input/Output in Windows Application (קלט/פלט בסיסי)

Description	Syntax	Example
Standard Output	MsgBox(String)	Dim str As String = "Hello"
	or	MsgBox(str)
	MessageBox.Show(String)	MessageBox.Show(str)
Standard Input	String = InputBox(String)	Dim s As String Dim num As Integer s = InputBox("Enter some text") num = InputBox("Enter Number") *

* Automatic casting – המרת טיפוסים אוטומטית

Iteration Structures (מבני בקרה - לולאות)

Description	Syntax	Example
while loop	While expression statement End While	While n > 0 MsgBox(n) n = n - 1 End While
do-while loop	Do statement Loop While condition	Do n = InputBox("Enter 0 to end: ") Loop While n <> 0
for loop	for initialization To condition Step increase statement Next	For i = 0 To 6 Step 2 MsgBox("i=" & i) Next

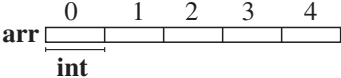
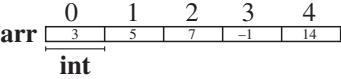
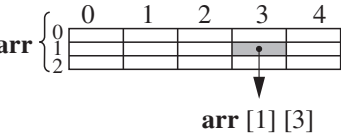
הצהרה – statement ; תנאי – condition

Conditional Structures (מבני בקרה - משפטי תנאי)

Description	Syntax	Example
if	If condition Then [statements] End If	If d = 100 Then MsgBox("d is 100") End If
if .. else	If condition Then [statements] Else [statements] End If	If d = 100 Then MsgBox("d is 100") Else MsgBox("d is not 100") End If
if .. else if .. else	If condition Then [statements] Else If condition Then [statements] ... Else [statements] End If	If d > 0 Then MsgBox("d is positive") ElseIf d < 0 Then MsgBox("d is negative") Else MsgBox("d is 0") End If

תנאי - condition ; הצהרה - statement

Arrays (מערכים)

Description	Syntax	Example
הגדרת מערך חד מימדי 	Dim name (elements) As type	Dim arr(4) As Integer
אתחול והצבת ערכים במערך 	Dim name (elements) As type = {value1,..valueN}	Dim arr1() As Integer = {3, 5, 7, -1, 14}
הגדרת מערך דו מימדי 	Dim name (elements, elements) type	Dim arr2(2, 4) As Integer

elements – פרטים ; value – ערך

Structure of a program in Console Application (מבנה כללי של תוכנית):

```
Module Module1

    Sub Main()

    End Sub

End Module
```

Structure of a program in Windows Application (מבנה כללי של תוכנית):

```
Public Class Form1

    Private Sub Form1_Load(ByVal sender As System.Object, ByVal e As System.EventArgs) Handles MyBase.Load

    End Sub

End Class
```

Hardware Input/Output (קלט/פלט בסיסי מחומרה)

Description	Syntax	Example
Hardware Output	Out32(hardware address, value);	Out32 (&H378, &HAA) ;
Hardware Input	Inp32(hardware address);	int dataIN; dataIN=Inp32 (&H379) ;

hardware address – כתובת חומרה ; value – ערך

Public Class Form1

```
Private Declare Function Inp32 Lib "inpout32.dll" Alias
    "Inp32" (ByVal PortAddress As Integer) As Integer

Private Declare Sub Out32 Lib "inpout32.dll" Alias "Out32"
    (ByVal PortAddress As Integer, ByVal Value As Integer)

Private Sub Form1_Load(ByVal sender As System.Object, ByVal
    e As System.EventArgs) Handles MyBase.Load

    Dim dataIN As Integer

    Out32 (&H378, &HAA)

    dataIN = Inp32 (&H379)

End Sub

End Class
```

Sleep Function (פונקציית השהיה)

Description	Syntax	Example
Suspends the execution of the current thread until the time-out interval elapses.	Public Shared Sub Sleep (_ Milliseconds Timeout As Integer _)	System.Threading.Thread. Sleep(2000)

בהצלחה!